Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 1

по предмету «Элементы управления в АСОИУ»

1. Типы микропроцессорных систем. Отличие микроконтроллера от микропроцессора.
2. Микропроцессоры IA-32: обобщенный формат двухадресной команды, формирование смещения в сегменте.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 2

по предмету «Элементы управления в АСОИУ»

1. Основные топологии связей в микропроцессорных системах управления. Преимущества и недостатки топологий.
2. Микропроцессоры IA-32: форматы данных.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 3

по предмету «Элементы управления в АСОИУ»

1. Типы архитектур микропроцессорных систем.
2. Микропроцессоры IA-32: организация памяти в защищенном режиме - общие сведения.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 4

по предмету «Элементы управления в АСОИУ»

1. Принстонская и гарвардская архитектуры: достоинства и недостатки.
2. Микропроцессоры IA-32: организация логического адресного пространства.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 5

по предмету «Элементы управления в АСОИУ»

1. Структура микроконтроллера с ядром MCS-51.
2. Сегментная организация памяти в микропроцессорах IA-32 в защищенном режиме: типы сегментов, формирование линейного адреса.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 6

по предмету «Элементы управления в АСОИУ»

1. Принцип работы конвейера. Проблемы конвейеризации.
2. Структура дескриптора сегмента в МП IA-32.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 7

по предмету «Элементы управления в АСОИУ»

1. Типы адресации в микропроцессорах.
2. Сегментная организация памяти в микропроцессорах IA-32 в защищенном режиме: получение дескриптора из GDT.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 8

по предмету «Элементы управления в АСОИУ»

1. Микропроцессоры с CISC-архитектурой: отличительные черты.
2. Сегментная организация памяти в микропроцессорах IA-32 в защищенном режиме: получение дескриптора из LDT.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 9

по предмету «Элементы управления в АСОИУ»

1. Микропроцессоры с RISC-архитектурой: отличительные черты.
2. Страничная организация памяти в микропроцессорах IA-32: принцип преобразования виртуального страничного адреса в физический.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 10

по предмету «Элементы управления в АСОИУ»

1. Типичный командный цикл в микропроцессоре.
2. Страничная организация памяти в микропроцессорах IA-32: формирование физического адреса из линейного.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 11

по предмету «Элементы управления в АСОИУ»

1. Программистская модель микропроцессора.
2. Элемент КТС и ТС: структура в микропроцессорах IA-32.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 12

по предмету «Элементы управления в АСОИУ»

1. Системная программистская модель микропроцессора.
2. МП IA-32: Буфер ассоциативной трансляции страничного адреса, структура и логика работы.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 13

по предмету «Элементы управления в АСОИУ»

1. Назначение и организация работы стека в микропроцессорных системах.
2. Кэш-память: общие принципы функционирования, типы кэш-памяти.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 14

по предмету «Элементы управления в АСОИУ»

1. Назначение, структура и работа блока прерываний в МП и МК.
2. Кэш-память: структура и логика работы на примере МП i486.

Рассмотрен и утвержден протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 15

по предмету «Элементы управления в АСОИУ»

1. Организация векторных прерываний МП м МК, структура БП.
2. Обеспечение согласованности кэш-памяти МП в мультипроцессорных системах: протоколы когерентности.

Рассмотрен и утвержден протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 16

по предмету «Элементы управления в АСОИУ»

1. Организация радиальных прерываний в МП и МК, структура БП.
2. Аппаратные средства защиты информации в МП IA-32: общая характеристика.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 17

по предмету «Элементы управления в АСОИУ»

1. Различия между векторными и радиальными схемами прерываний.
2. Аппаратные средства защиты информации в МП IA-32: защита по привилегиям.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 18

по предмету «Элементы управления в АСОИУ»

1. Микроконтроллеры AVR: архитектура, особенности системы команд.
2. Шлюзы вызова: структура, использование для обращения к более привилегированным программам.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 19

по предмету «Элементы управления в АСОИУ»

1. Микроконтроллеры PIC: архитектура, особенности.
2. Мультипрограммный режим работы МП IA-32: основные понятия

Рассмотрен и утвержден протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 20

по предмету «Элементы управления в АСОИУ»

1. Структура микропроцессора IA-32.
2. Мультипрограммный режим работы МП IA-32: назначение и структура TSS.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 21

по предмету «Элементы управления в АСОИУ»

1. Типы и назначение регистров микропроцессора IA-32.
2. Мультипрограммный режим работы МП IA-32: переключение задач, структура шлюза задачи.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 22

по предмету «Элементы управления в АСОИУ»

1. Микропроцессоры IA-32: основные функциональные регистры.
2. Мультипрограммный режим работы МП IA-32: прямое переключение задач.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 23

по предмету «Элементы управления в АСОИУ»

1. Микропроцессоры IA-32: регистры общего назначения.
2. Прерывания и особые случаи в МП IA-32: основные понятия, общая характеристика.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 24

по предмету «Элементы управления в АСОИУ»

1. Микропроцессоры IA-32: регистры FPU, форматы данных.
2. Прерывания и особые случаи в МП IA-32: порядок обработки прерываний.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 25

по предмету «Элементы управления в АСОИУ»

1. Микропроцессоры IA-32: системные регистры.
2. Прерывания и особые случаи в МП IA-32:порядок обращения к IDT.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 26

по предмету «Элементы управления в АСОИУ»

1. Микропроцессоры IA-32: регистры указателя команд и флагов.
2. Шлюзы ловушки и шлюзы прерываний: структура и логика работы.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 27

по предмету «Элементы управления в АСОИУ»

1. Микропроцессоры IA-32: организация памяти в реальном режиме.
2. Контроллер приоритетных прерываний: структура и логика работы.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 28

по предмету «Элементы управления в АСОИУ»

1. МП IA-32: режимы работы - общие сведения.
2. Контроллер приоритетных прерываний: регистры инициализации и операционные регистры.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 29

по предмету «Элементы управления в АСОИУ»

1. АЦП последовательного приближения на основе МК ATmega16.
2. Каскадное подключение КПП.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)»

(МГТУ им. Н.Э. Баумана)

ЭКЗАМЕНАЦИОННЫЙ БИЛЕТ № 30

по предмету «Элементы управления в АСОИУ»

1. АЦП прямого счёта на основе МК ATmega16.
2. Элемент КТС и ТС: структура в микропроцессорах IA-32.

Рассмотрен и утвержден, протокол №4 заседания кафедры ИУ5 от 12.11.2020

Заведующий кафедрой ИУ5 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_